

## وصف مقرر دراسي Course Description

متطلب متزامن <b>Co-Req.</b>	متطلب سابق <b>Pre-Req</b>	مئارين <b>TU</b>	عملي <b>LB</b>	نظري <b>LT</b>	الساعات <b>CR</b>	اسم المقرر <b>Course Title</b>	رقم ورمز المقرر <b>Course Code</b>
-	كهر 312 <b>EE 312</b>	1	-	3	3	الكترونيات - 2 <b>Electronics - 2</b>	كهر 317 <b>EE 317</b>

### محتويات المقرر:

مقدمة لبيان أشباه الموصالت تشمل: دايدود الموصلة الثنائيه و ترانزستور الوصلة **BJT** و ترانزستور **MOSFET**. المكيرات متعددة المراحل وتشمل منخفى استجابة المكيرات للترددات - اتساع النطاق الشردي للمكيرات - انواع المكيرات و طرق ربط المكيرات. مكيرات الربط بالمقارمات و المكثفات - الاستجابة التردديه و محظطات بود لمكيرات الترددات السمعيه. **التغذية العكسية في المكيرات و المذبذبات** و تشمل: التغذية العكسية السالبة و الموجية - دوائر التغذية العكسية للجهد و التيار - استقرار دوائر المكيرات ذات التغذية العكسية - قاعدة بود و قاعدة نيكوبست للاستقرار - هامش الكسب و هامش الطور - قاعدة بار كهاوزن. المذبذبات - مذبذبات التغذية العكسية (مذبذب فن و مذبذب الخراف الطور و مذبذبات هارتلي و كولبيتس). مذبذبات المقاومة السلبية - المذبذب المحكم بالجهد - حلقات الطور المغلقة. **مكيرات القدرة و ا نوعها - المكيرات التشغيلية و تطبيقاتها** و تشمل: التطبيقات الخطية و اللاخطية - مغيرات رقمية - رقميه و مغيرات رقمية - رقمية - دوائر متعددة التذبذب. **مقدمة لاللإلكترونيات الرقمية** و تشمل: استخدام الترانزستور (بنوعيه) كسوبيتش و بارامترات الدوائر المنطقية مثل: هامش الضوضاء و السرعة **Propagation Margin** و **Noise Margin** و **delay** و كذلك البوابات الرقميه من نوع منطق - ترانزستور - TTL و بوابات منطق المشع المريوط ECL و بوابات CMOS

### Course Contents:

**Introduction to Semiconductors**, including: Introduction, including basic electronic device and their theory of operation. Multi-stage amplifier, including: **RC-Coupled Amplifiers**, their frequency response and Bode plots. **Feedback and Oscillators**, including: Negative and positive feedback, Voltage and current feedback circuits, **Stability of feedback amplifiers**, Bode contours and Nyquist stability Criteria. **Parkhausen** criterion. Feedback oscillators (Phase-shift, Wien bridge, Hartley, Colpitts and Clapp oscillators), Negative resistance oscillators, Voltage-controlled oscillator (**VCO**) and phase-locked loops (**PLL**). **Operational Amplifiers and their Applications**, including: Opamp building blocks, linear and non-linear applications, Analog-to-digital and digital-to-analog converters (**ADC** and **DAC**), Multivibrators. **Digital Circuits**, including: Transistor (BJT and MOSFET) as a switch, Switching parameters, like fan-out, noise margins and propagation delay. Transistor-transistor logic (TTL) circuits and CMOS logic

### Course Objectives:

- A- Knowledge and Understanding of analog and digital Electronic circuits and systems, analysis and design methodologies (using discrete components and IC's)
- B- To Have Intellectual Skills in presentation of an engineering problem and its different solutions
- C- To acquire Professional and Practical skills in design of Electronic systems for specific applications.
- D- General (non-cognitive) and transferable skills such ideas development, sharing with others, Time management and projects organization

### Evaluation Methods:

- |                  |                |                 |
|------------------|----------------|-----------------|
| 1. Midterm exams | 3. Assignments | 5. Lab. Reports |
| 2. Term project  | 4. Quizzes     | 6. Final exam   |

### Text Book and References:

- 1- **Microelectronics**, J. Millman and Arvin Grabel, McGraw-Hills, NY, 2000
- 2- **Microelectronic Circuits**, A. Sedra and K. Smith, Mc-Graw-Hills, NY, 2004.
- 3- **Analog & Digital Electronic Circuits**, M. EL-Saba, Hakim Press, Cairo, 2006