

وصف مقرر دراسي Course Description

متطلب متزامن	متطلب سابق	تمارين	عملي	نظري	الساعات	اســــــم المقـــــرر	رقم ورمز المقرر
Co-Req.	Pre-Req	TU	LB	LT	CR	Course Title	Course Code
322 كهر	320 و 317 كھر	1	ı	3	3	الكترونيات الإتصالات	417 كهر
EE 322	EE 317, 320					Communication Electronics	EE 417

محتويات المقرر:

مقدمة لانظمه الاتصالات التناظريه و الرقميه وتشمل: نظم الاتصال السلكيه و اللاسلكيه (الراديو) بانواعها – الهيتروداين و الهوموداين. تصميم و تركيب انظمه الراديو التناظريه و تشمل: تصميم مكبرات قليله الشوشرة – دوائر المازج و المذبذبات المحكومه بالجهد و حلقات مغلقه الطور و ممكبرات الترددت البينيه و دوائر كشف التعديل السعوى و تعديل التردد. تركيب (وتنفيذ) انظمه الاتصال الرقميه و تشمل: التركيب العام لانظمه الاتصال الرقميه – تصميم دوائر التعديل و كشف التعديل الرقمي في الطور المتعامد (كيو بي اس كي) – دوائر التزامن و استعادة نبضات الوقت – دوائر تعديل التردد و التعديل السعوى الرقميه و التعليل السعوى المتعامد. دوائر التعديل النبضي و تشمل دوائر تعديل الشيفريون الابيض و الاسود – النبضي و تشمل دوائر تعديل الشيفريون الابيض و الاسود – النبض و الابيض و الله و المديد المتعامد المتعامد المتعامد المتعامد المتعامد و المديد و المديد و المديد المتعامد و المديد و الوقعية و الوقعية المناطقية و المراسية و المراسية و المديد و الوقعية و الوقعية و الوقعية و الوقعية و المديد و المديد

Course Contents:

Introduction to Analog and Digital Transceivers, including: Wireless and Cable systems, Heterodyne and Homodyne (Zero-IF) Radio Receivers, all-digital transceivers. Design and Synthesis of analog RF Transceiver, including: Functional block diagram, Design of LNA, Mixers, VCO, Phase-locked loops (PLL), Frequency synthesizers, IF amplifiers, AM detectors, and FM discriminators. Design and Synthesis of Digital/Mixed-signal RF Transceiver, including: QPSK modulator/demodulator (modem), Timing and Clock recovery circuits, FSK circuits, GMSK modems, ASK and QAM circuits. Line Coding and Pulse Modulation Circuits, including: PCM modulators, Δ-□ modulators and their variants. TV Receivers, including: Functional blocks of Monochrome TV, Video Transmission Standards (PAL, SECAM, NTSC) and Camera systems, Design of video amplifiers, SAW-IF amplifiers, sync separators, horizontal and vertical oscillators and AFC. Functional block diagram of Color TV receivers, Color signal representation and processing, Digital Video Broadcasting (DVB) and High-definition TV (HDTV).

Course Objectives:

A- Knowledge and Understanding of Analog and Digital communication systems, architectures, building circuits.

- B- To Have Intellectual Skills in:1- RF transceivers, types, specifications and circuits. 2- TV receivers, specifications and circuits 3- Digital video broadcasting and HDTV.
- C- To acquire Professional and Practical skills in RF transceivers and TV building blocks, circuit design.
- D- General (non-cognitive) and transferable skills such ideas development and sharing with others.

Evaluation Methods:

- 1. Midterm exams
- 4. Lab. Reports

2. Assignments

5. Seminar

3. Quizzes

6. Final exam

Text Book and References:

- 1- J.E. Flood, Telecommunications Switching, Traffic and Networks, Prentice-Hall. 2004
- 2- Mitra, Digital Signal Processing, , Mc-Graw-Hills, NY, 2000